

Glossaries

VHDL-AMS VHSIC Hardware Description Language – Analog Mixed Signal

HDL : Hardware Description Language

DBR : Distributed Bragg Reector

ASICs : Application-Specific Integrated Circuits

FPGAs : Field programmable Gate Array

IEEE : Institute of Electrical and Electronics Engineers

V_{H SIC} : Very High Speed Integrated Circuits

ASIC : Application-Specific Integrated Circuit

ODE : Ordinary Differential equation

IP : Intellectual Property

FD : Frequency Domain

DAE : équations différentielles algébriques, ou ADE : Algebraic Differential Equations

ASP : Analog Solution Point

PVF : Le prototypage Virtuel Fonctionnel

RIN : Relative Intensity Noise

DoD : Department of Defense

EDA : Electronic Design Automation

SPICE : Simulation Program with Integrated Circuit Emphasis

AWGN : Additif White Gaussian Noise

CAO : Conception assisté par Ordinateur

DSP : Digital Signal Processing

FOGI : Fibre Optique à Gradient d'Indice

FOSI : Fibre Optique à Saut d'Indice

FOMM : Fibre Optique Monomode